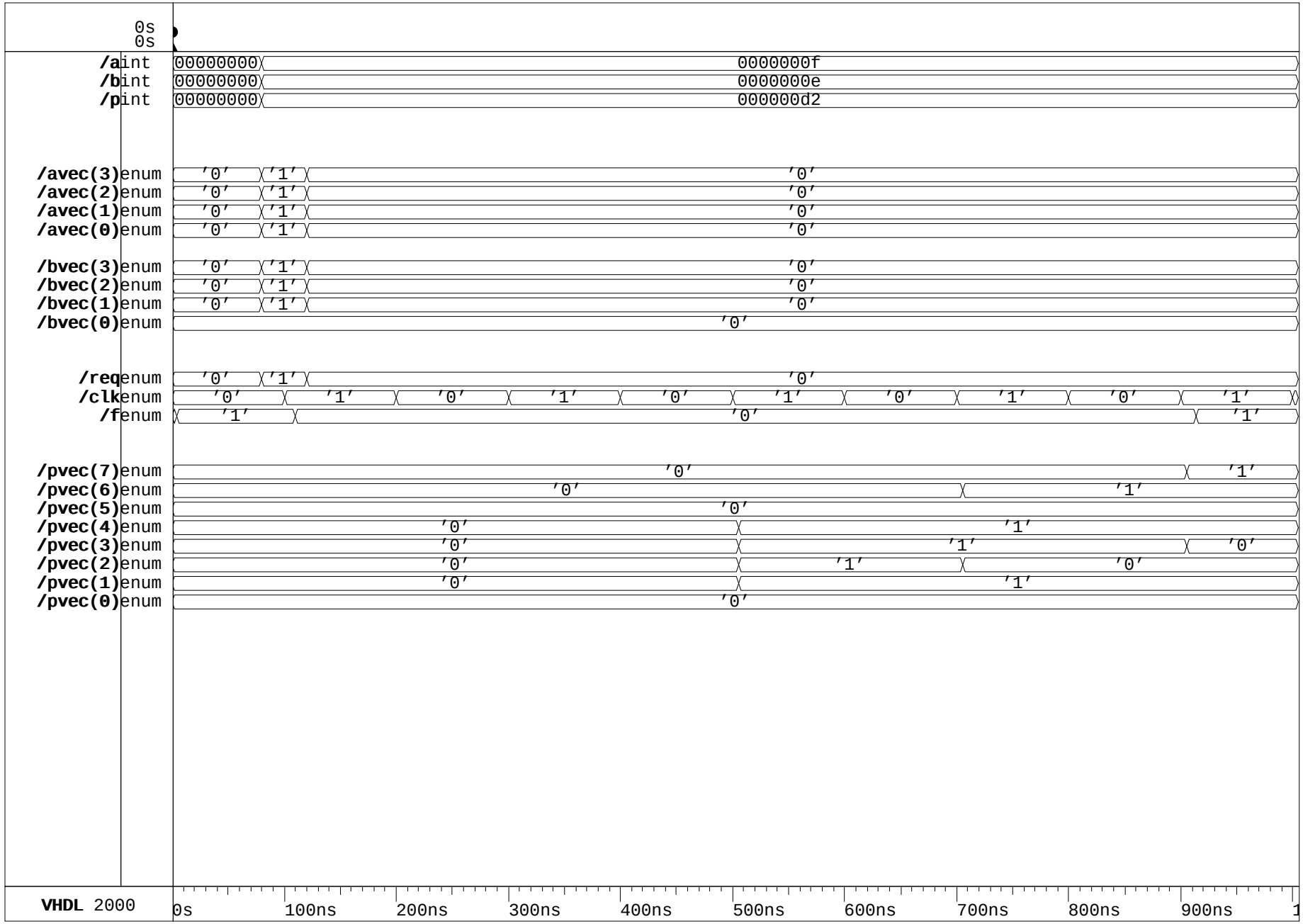
0s
0s
/a int 00000000 0000000f
/b int 00000000 0000000e
/p int 00000000 000000d2
/avec(3) enum '0' '1' '0'
/avec(2) enum '0' '1' '0'
/avec(1) enum '0' '1' '0'
/avec(0) enum '0' '1' '0'
/bvec(3) enum '0' '1' '0'
/bvec(2) enum '0' '1' '0'
/bvec(1) enum '0' '1' '0'
/bvec(0) enum '0'
/req enum '0' '1' '0'
/clk enum '0' '1' '0' '1' '0' '1' '0' '1' '0' '1'
/f enum '1' '0' '1'
/pvec(7) enum '0' '1'
/pvec(6) enum '0' '1'
/pvec(5) enum '0'
/pvec(4) enum '0' '1'
/pvec(3) enum '0' '1' '0'
/pvec(2) enum '0' '1' '0'
/pvec(1) enum '0' '1'
/pvec(0) enum '0'
VHDL 2000
0s 100ns 200ns 300ns 400ns 500ns 600ns 700ns 800ns 900ns